



- Legenda**
- POZIOM +2R2.2Proc. 001
Magistrala AESN DALI 1(Linia 1 (14 z 64)
 - POZIOM +2R2.2Proc. 001Magistrala
BIESN DALI 1(Linia 1 (28 z 64)
 - POZIOM +2R2.2Proc. 001Magistrala
BIESN DALI 1(Linia 1 (22 z 64)
 - POZIOM +2R2.2Proc. 001Magistrala
BIESN DALI 2(Linia 2 (22 z 64)
 - POZIOM +2R2.2Proc. 001Magistrala
BIESN DALI 2(Linia 2 (22 z 64)
 - POZIOM +2R2.2Proc. 001Magistrala B
IESN DALI 3(Linia 1 (22 z 64)
 - POZIOM +2R2.2Proc. 001Magistrala B
IESN DALI 3(Linia 2 (22 z 64)
 - POZIOM +2R2.2Proc. 001Magistrala B
IESN DALI 4(Linia 1 (14 z 64)
 - Procesor oświetleniowy | BACnet (1)
 - Interfejs DALI (6)
 - Regulator fazowy (2)
 - Moduł przekładnikowy
 - Kontroler naścienny

Nazwa projektu: Pałac Książki
Lokalizacja:
Warszawa
Autor: Tomasz Wilczyński
Nazwa pliku:
2017-03-30_Pałac_Książki_1232-v10.0.0.lvl
Wersja dokumentu: 1.0
Data: 04-04-2017
Strona: 31
POZIOM +2