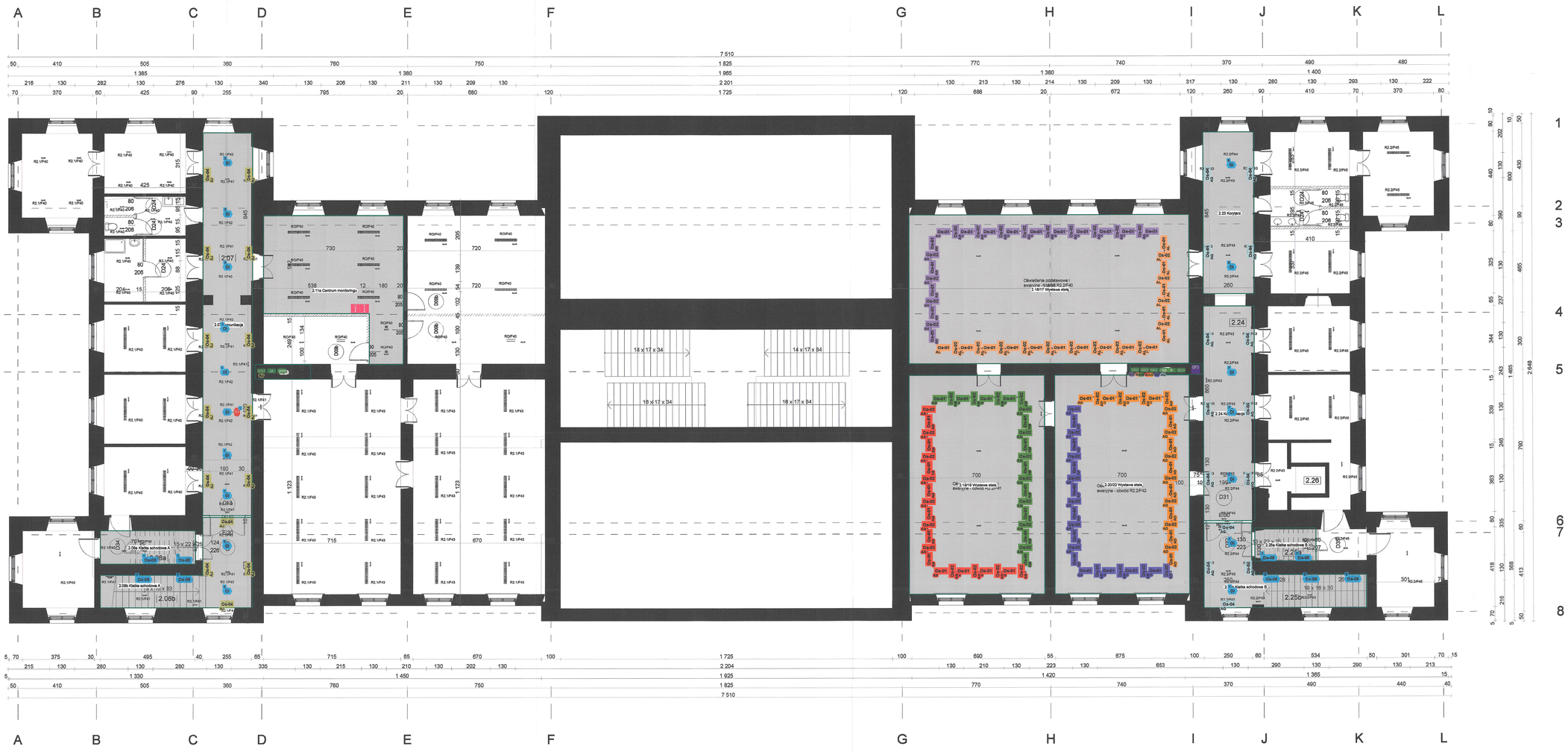

Legenda

- AJ — POZIOM +2\R2.2\Proc. 001 \Magistrala A\ESN DALI 1\Linia 1 (14 z 64)
- AK — POZIOM +2\R2.2\Proc. 001\Magistrala B\ESN DALI 1\Linia 1 (28 z 64)
- AL — POZIOM +2\R2.2\Proc. 001\Magistrala B\ESN DALI 1\Linia 2 (28 z 64)
- AM — POZIOM +2\R2.2\Proc. 001\Magistrala B\ESN DALI 2\Linia 1 (22 z 64)
- AN — POZIOM +2\R2.2\Proc. 001\Magistrala B\ESN DALI 2\Linia 2 (22 z 64)
- AO — POZIOM +2\R2.2\Proc. 001\Magistrala B \ESN DALI 3\Linia 1 (22 z 64)
- AP — POZIOM +2\R2.2\Proc. 001\Magistrala B \ESN DALI 3\Linia 2 (22 z 64)
- AQ — POZIOM +2\R2.2\Proc. 001\Magistrala B \ESN DALI 4\Linia 1 (14 z 64)
- EP2 — Procesor oświetleniowy | BACnet (1)
- DALI — Interfejs DALI (5)
- 4A — Regulator fazowy (2)
- 4210 — Moduł przekaźnikowy
- Kontroler naścienny

Nazwa projektu: Pałac Krasińskich

Lokalizacja:
Warszawa

Autor: Tomasz Wilczyński

Nazwa pliku:
2017-03-30_Pałac Krasińskich_1232-v10.0.0.lutd

Wersja dokumentu:1.0

Data: 04-04-2017

Strona: 31

POZIOM +2